



Prozessorarchitektur SS2018

Rahmenbedingungen zum Praktikum

Frohberg, Max

26.04.2017



innovations
for high
performance

microelectronics

Mitglied der

Leibniz
Leibniz-Gemeinschaft

Rahmenbedingungen für das Praktikum

Termine

- wöchentlich
- Mittwoch 10:00 – 11:30
- im Labor, Haus 7, Raum 03.07.0.13

Durchführung

- Dipl. Inf. Max Froberg
- Haus 7, Raum 03.07.0.08
- froberg@ihp-microelectronics.com
- +49 (331) 977-3013
- +49 (335) 5625-634

Technische Voraussetzungen

- Account für den Zugang zum Labor-Pool, Ansprechpartner:
Herr Dirk Glöde, Haus 4, Raum 1.09, gloede@cs.uni-potsdam.de
- Xilinx Vivado IDE (Installation auf en Pool-Rechnern oder als Testversion für Zuhause)
<http://www.xilinx.com/support/download.html>

Rahmenbedingungen für das Praktikum

Praktikumsaufgaben

- Veröffentlichung auf der Homepage zur Vorlesung unter <https://www.uni-potsdam.de/de/desn/lehre/pa-ss18.html>
- vollständige Abgabe aller Aufgaben
 - Antworten zu Fragen als PDF in ordentlicher Form
Vorlage auf der Homepage zur Vorlesung
 - vor dem Praktikum per Mail an frohberg@ihp-microelectronics.com,
wenn nicht anders gefordert
 - alle Anhänge in einem ZIP-Archiv nach folgender Benennungsvorschrift
Matrikelnummer_PA17_Praktikumsblatt_Vorname_Nachname
Beispiel: **753024_PA17_1_Max_Musterman**
 - syntaktisch und semantisch korrekter Code
- Abgabefristen sind termingetreu einzuhalten
 - einzige Ausnahme bei Krankheit **mit** Krankenschein (Meldung per Mail vor dem Praktikum)
 - **bei Nichteinhaltung -> keine Prüfungszulassung!**

Rahmenbedingungen für das Praktikum

Vorname Nachname
Matrikelnummer
E-Mail

Prozessorarchitektur SS 2017
Lösungen zum Praktikum, Übungsblatt:
Datum:



Aufgabe/Frage/... 1

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed diam nonummy eirmod tempor invidunt ut labore et dolore magna aliquyam erat, sed diam voluptua. At vero eos et accusam, et justo duo dolores et ea rebum.

(Lösung/Antwort/...)

Stet citta kasd gubergren, no sea takimata sanctus, est Lorem ipsum dolor sit amet. Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed diam nonummy eirmod tempor invidunt ut labore et dolore magna aliquyam erat, sed diam voluptua. At vero eos et accusam et justo duo dolores et ea rebum. Stet citta kasd gubergren, no sea takimata sanctus, est Lorem ipsum dolor sit amet.

Aufgabe/Frage/... 2

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed diam nonummy eirmod tempor invidunt ut labore et dolore magna aliquyam erat, sed diam voluptua. At vero eos et accusam, et justo duo dolores et ea rebum.

(Lösung/Antwort/...)

Stet citta kasd gubergren, no sea takimata sanctus, est Lorem ipsum dolor sit amet. Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed diam nonummy eirmod tempor invidunt ut labore et dolore magna aliquyam erat, sed diam voluptua. At vero eos et accusam et justo duo dolores et ea rebum. Stet citta kasd gubergren, no sea takimata sanctus, est Lorem ipsum dolor sit amet.

(Beispiel für eine Tabelle)

Version	Codegröße [Byte]	Laufzeit [Takte]	...
1	1233
2	1002
3	908
4	500
5

Table 1: Codegröße und Laufzeit der originalen und optimierten Version im Vergleich

Rahmenbedingungen für das Praktikum

Ablauf der Übung

- zufällige Vorstellung der letzten Praktikumsaufgabe durch ein oder zwei Teilnehmer
- Problembesprechung
- Diskussion der Lösungen
- Erfahrungsaustausch
- Prüfungsvorbereitung
 - ein bis zwei Fragen zum Stoff der letzten Vorlesung
- Besprechung und Bearbeitung der nächsten Praktikumsaufgabe



Vielen Dank für Ihre Aufmerksamkeit!

Frank Vater, Max Frohberg

IHP – Leibniz-Institut für innovative Mikroelektronik

Im Technologiepark 25

15236 Frankfurt (Oder)

Tel.: +49 (0) 335 5625 634

Fax: +49 (0) 335 5625 0

E-Mail: frohberg@ihp-microelectronics.com

www.ihp-microelectronics.com



innovations
for high
performance

microelectronics

Mitglied der

Leibniz
Leibniz-Gemeinschaft