

---

# Prozessorarchitektur

Organisatorisches und Inhalt

M. Schölzel

---

# Organisatorisches

---

## Vorlesung

- Mittwochs, 14:30 – 16:00 Uhr, Raum 03.04.0.02
- Mario Schölzel, schoelzel@ihp-microelectronics.com, Tel.: 0335 5625 405
- Folien auf WWW-Seite der Vorlesung verfügbar:  
<http://www.uni-potsdam.de/desn/lehre/pa-ss18.html>
- 6 Leistungspunkte, Fachzuordnung: Technische Informatik, UPP-Modul: ICS 2050, COS 2050, 8050, 8051

## Übungen & Praktikum

- Praktikum:
    - Montags 10:00 - 11:30, wöchentlich, Beginn am 16.04.2018
    - Haus 7, Raum 0.13/0.14
    - Max Froberg, Haus 7, Raum 0.08, froberg@ihp-microelectronics.com
  - Praktikumsaufgaben:
    - <http://www.uni-potsdam.de/desn/lehre/pa-ss18.html>
-

# Durchführung Praktikum



- Lösungen der Praktikumsaufgaben müssen im Praktikum vorgestellt werden
- Außerdem Abgabe bei Max Froberg (danach)
- Bereitstellung der Aufgaben eine Woche vor der Vorstellung
- Vorbereitung zu Hause/im Labor
- Erfolgreiche Bearbeitung ist Voraussetzung für Zulassung zur Prüfung

# Prüfung

- Mündliche Prüfung
  - 30 Minuten je Prüfung
- Bei >20 Teilnehmern schriftliche Prüfung
- Termin wird noch auf Vorlesungsseite bekannt gegeben

- John L. Hennessy, David A. Patterson: “Computer Architecture – A Quantitative Approach”, Morgan Kaufmann Publishers, 2007.
- Andrew S. Tanenbaum und Todd Austin: „Rechnerarchitektur: Von der digitalen Logik zum Parallelrechner“, Pearson Studium, 2014
- David M. Harris, Sarah L. Harris: „Digital Design and Computer Architecture“, Morgan Kaufmann Publishers, 2007.
- Hans-Peter Messmer: “Pentium”, Addison-Wesley, 1994
- Matthias Sturm: “Mikrocontrollertechnik – Am Beispiel der MSP430-Familie”, Hanser, 2006.
- Paul Herrmann: “Rechnerarchitektur”, Vieweg+Teubner, 2011
- Matthias Menge: „Moderne Prozessorarchitekturen: Prinzipien und ihre Realisierungen“
- Yan Solihin: „Fundamentals of Parallel Multicore Architectures“, Chapman & Hall/CRC Press, 2016.