

**Erste Satzung zur Änderung der
fachspezifischen Studien- und
Prüfungsordnung für den
Bachelorstudiengang
IT-Systems Engineering
an der Universität Potsdam**

Vom 15. Januar 2020

Der Fakultätsrat der Digital Engineering Fakultät der Universität Potsdam hat auf der Grundlage der §§ 19 Abs. 1, 22 Abs. 1-3, 31 i. V. m. § 72 Abs. 2 Nr. 1 des Brandenburgischen Hochschulgesetzes (BbgHG) vom 28. April 2014 (GVBl.I/14, [Nr. 18]), zuletzt geändert durch Artikel 2 des Gesetzes vom 5. Juni 2019 (GVBl.I/19, [Nr. 20], S.3) in Verbindung mit der Verordnung über die Gestaltung von Prüfungsordnungen zur Gewährleistung der Gleichwertigkeit von Studium, Prüfungen und Abschlüssen (Hochschulprüfungsverordnung - HSPV) vom 4. März 2015 (GVBl.II/15, [Nr. 12]) und der Verordnung zur Regelung der Studienakkreditierung (Studienakkreditierungsverordnung - StudAkkV) vom 28. Oktober 2019 (GVBl.II/19, [Nr. 90]) und mit Art. 21 Abs. 2 Nr. 1 der Grundordnung der Universität Potsdam (GrundO) vom 17. Dezember 2009 (AmBek. UP Nr. 4/2010 S. 60) in der Fassung der Fünften Satzung zur Änderung der Grundordnung der Universität Potsdam (GrundO) vom 21. Februar 2018 (AmBek. UP Nr. 11/2018 S. 634) und § 1 Abs. 2 der Neufassung der allgemeinen Studien- und Prüfungsordnung für die nicht lehramtsbezogenen Bachelor- und Masterstudiengänge an der Universität Potsdam vom 30. Januar 2013 (BAMA-O) (AmBek. UP Nr. 3/2013 S. 35), zuletzt geändert am 18. April 2018 (AmBek. UP Nr. 6/2018 S. 370), am 15. Januar 2020 folgende Änderungssatzung beschlossen:¹

Artikel I

Die fachspezifische Studien- und Prüfungsordnung für den Bachelorstudiengang IT-Systems Engineering an der Universität Potsdam vom 12. Dezember 2018 (AmBek. UP Nr. 12/2018 S. 831) wird wie folgt geändert:

1. In § 3 Abs. 5 wird die Wendung „Soft-Skills-Programme“ durch die Wendung „Professional-Skills-Programme“ ersetzt.

2. Die Wendung „HPI-SSK Softskills“ wird jeweils durch die Wendung „HPI-PSK Professional Skills“ ersetzt.

3. Die „Anlage 2: Exemplarischer Studienverlaufsplan Bachelorstudium IT-Systems Engineering“ wird durch den Anhang dieser Satzung ersetzt.

Artikel II

Diese Satzung ist in den Amtlichen Bekanntmachungen der Universität Potsdam zu veröffentlichen und tritt am 1. Oktober 2020 in Kraft.

¹ Genehmigt durch den Präsidenten der Universität Potsdam am 11. Mai 2020.

Anhang:

Anlage 2: Exemplarischer Studienverlaufsplan Bachelorstudium *IT-Systems Engineering*

1. Sem.	2. Sem.	3. Sem.	4. Sem.	5. Sem.	6. Sem.
HPI-PT1 (6 LP)	HPI-PT2 (6 LP)	HPI-BS (6 LP)	HPI-SWT (6 LP)	HPI-PEM (6 LP)	HPI-BA (12 LP)
HPI-MO (6 LP)	<i>HPI-SB</i> (6 LP)	HPI-TI1 (6 LP)	HPI-TI2 (6 LP)	<i>HPI-VT1-V</i> (6 LP)	
HPI-DS (6 LP)	<i>HPI-SB</i> (6 LP)	HPI-SWA (6 LP)	<i>HPI-VT1-G</i> (6 LP)	<i>HPI-VT2-V</i> (6 LP)	HPI-SP (30 LP)
HPI-MA1 (6 LP)	HPI-MA2 (6 LP)	HPI-MA3 (6 LP)	<i>HPI-VT2-G</i> (6 LP)		
HPI-RG (3 LP)	HPI-RG (3 LP)	<i>HPI-SB</i> (6 LP)	HPI-PSK/ HPI-DTH (6 LP)		
HPI-WG (3 LP)	HPI-WG (3 LP)				

Hinweis: Der Studienverlaufsplan verwendet die Kürzel der Module aus §6. Zudem bezeichnet HPI-VT1 das erste Vertiefungsgebiet, HPI-VT2 das zweite Vertiefungsgebiet. Zum Beispiel: Mit einem ersten Vertiefungsgebiet HPI-BPET bezeichnet HPI-VT1-G das Modul HPI-BPET-G.