

**Erste Satzung zur Änderung der  
fachspezifischen Studien- und Prüfungs-  
ordnung für den Bachelorstudiengang  
IT-Systems Engineering  
an der Universität Potsdam**

**Vom 10. Februar 2021**

Der Fakultätsrat der Digital Engineering Fakultät der Universität Potsdam hat auf der Grundlage der §§ 19 Abs. 1, 22 Abs. 1-3, 31 i. V. m. § 72 Abs. 2 Nr. 1 des Brandenburgischen Hochschulgesetzes (BbgHG) vom 28. April 2014 (GVBl.I/14, [Nr. 18]), zuletzt geändert durch Gesetz vom 23. September 2020 (GVBl.I/20, [Nr. 26]) in Verbindung mit der Verordnung über die Gestaltung von Prüfungsordnungen zur Gewährleistung der Gleichwertigkeit von Studium, Prüfungen und Abschlüssen (Hochschulprüfungsverordnung - HSPV) vom 4. März 2015 (GVBl.II/15, [Nr. 12]), geändert durch Verordnung vom 7. Juli 2020 (GVBl.II/20, [Nr. 58]), und der Verordnung zur Regelung der Studienakkreditierung (Studienakkreditierungsverordnung - StudAkkV) vom 28. Oktober 2019 (GVBl.II/19, [Nr. 90]) und mit Art. 21 Abs. 2 Nr. 1 der Grundordnung der Universität Potsdam (GrundO) vom 17. Dezember 2009 (AmBek. UP Nr. 4/2010 S. 60) in der Fassung der Fünften Satzung zur Änderung der Grundordnung der Universität Potsdam (GrundO) vom 21. Februar 2018 (AmBek. UP Nr. 11/2018 S. 634) und § 1 Abs. 2 der Neufassung der allgemeinen Studien- und Prüfungsordnung für die nicht lehramtsbezogenen Bachelor- und Masterstudiengänge an der Universität Potsdam vom 30. Januar 2013 (BAMA-O) (AmBek. UP Nr. 3/2013 S. 35), zuletzt geändert am 16. Dezember 2020 (AmBek. UP Nr. 2/2021 S. 10), am 10. Februar 2021 folgende Änderungssatzung beschlossen:<sup>1</sup>

**Artikel I**

Die fachspezifische Studien- und Prüfungsordnung für den Bachelorstudiengang IT-Systems Engineering an der Universität Potsdam vom 17. Februar 2016 (AmBek. UP Nr. 14/2016 S. 1378) wird wie folgt geändert:

1. In § 3 Abs. 5 wird die Wendung „Soft-Skills-Programme“ durch die Wendung „Professional-Skills-Programme“ ersetzt.
2. In § 6 Abs. 1 werden
  - a) die Wendung „HPI-SSK Softskills“ durch die Wendung „HPI-PSK Professional Skills“ ersetzt,
  - b) die Zeile

”

HPI-SP	Softwareprojekt	30
--------	-----------------	----

“

durch die Zeilen

”

HPI-SP1	Softwareprojekt-Phase 1	12
HPI-SP2	Softwareprojekt-Phase 2	18

“

ersetzt.

2. Die „Anlage 1: Modulkatalog“ wird durch den Anhang 1 dieser Satzung ersetzt.

3. Die Anlage „Anlage 2: Exemplarischer Studienverlaufsplan Bachelorstudium IT-Systems Engineering“ wird wie folgt geändert:

- a) In der Spalte „5. Semester“ wird „HPI-SP (30 LP)“ ersetzt durch „HPI-SP1 (12 LP)“.
- b) In der Spalte „6. Semester“ wird „HPI-SP (30 LP)“ ersetzt durch „HPI-SP2 (18 LP)“.

**Artikel II**

(1) Diese Satzung ist in den Amtlichen Bekanntmachungen der Universität Potsdam zu veröffentlichen und tritt am 1. Oktober 2021 in Kraft.

(2) Studierende, die Module oder Teile von Modulen, die durch Art. I Änderungen erfahren, bereits vor dem In-Kraft-Treten dieser Satzung begonnen haben, müssen diese bis zum 30. September 2022 abgeschlossen haben, sofern die Änderung die Leistungserfassung berührt.

(3) Studierende, die Module oder Teile von Modulen, die durch Art. I Änderungen erfahren, vor dem In-Kraft-Treten dieser Satzung bereits abgeschlossen haben, bleiben insoweit von den Regelungen des Art. I unberührt, sofern die Änderung die Leistungserfassung berührt.

<sup>1</sup> Genehmigt durch den Präsidenten der Universität Potsdam am 23. März 2021.

**Anhang 1:****Anlage 1: Modulkatalog**

Die Beschreibungen der in § 6 Abs. 1 sowie in der folgenden Tabelle aufgeführten Module des Studiengangs regelt die Satzung für den Modulkatalog der Digital Engineering Fakultät für Bachelor- und Masterstudiengänge (MK DEF) sowie die Satzung für den Modulkatalog (fachübergreifender) berufsfeldspezifischer Schlüsselkompetenzen zur Ergänzung der Neufassung der allgemeinen Studien- und Prüfungsordnung für die nicht lehramtsbezogenen Bachelor- und Masterstudiengänge (BAMA-O-Katalog Studiumplus) an der Universität Potsdam. Ergänzende Regelungen bzw. Abweichungen von den Regelungen des MK DEF sind der folgenden Tabelle zu entnehmen.

<b>Modul-Nr.</b>	<b>Modultitel</b>	<b>LP</b>	<b>PM/ WPM</b>	<b>Zugangsvoraussetzung</b>
HPI-PT1	Programmiertechnik I	6	PM	Siehe MK DEF
HPI-PT2	Programmiertechnik II	6	PM	Siehe MK DEF
HPI-DS	Digitale Systeme	6	PM	Siehe MK DEF
HPI-SWA	Software-Architektur	6	PM	Siehe MK DEF
HPI-MO	Modellierungssprachen und Formalismen	6	PM	Siehe MK DEF
HPI-SWT	Softwaretechnik	6	PM	Siehe MK DEF
HPI-MA1	Logik und Diskrete Strukturen	6	PM	Siehe MK DEF
HPI-MA2	Analysis und Lineare Algebra	6	PM	Siehe MK DEF
HPI-MA3	Stochastik	6	PM	Siehe MK DEF
HPI-TI1	Theoretische Informatik I	6	PM	Siehe MK DEF
HPI-TI2	Theoretische Informatik II	6	PM	Siehe MK DEF
HPI-BS	Betriebssysteme	6	PM	Siehe MK DEF
HPI-SB1	Computergrafische Systeme	6	WPM	Siehe MK DEF
HPI-SB2	Datenbanksysteme	6	WPM	Siehe MK DEF
HPI-SB3	Prozessorientierte Informationssysteme	6	WPM	Siehe MK DEF
HPI-SB4	Interaktive Systeme	6	WPM	Siehe MK DEF
HPI-SB5	Web- und Internet-Technologien	6	WPM	Siehe MK DEF
HPI-BPET-G	BPET-Grundlagen	6	WPM	Siehe MK DEF
HPI-BPET-V	BPET-Vertiefung	6	WPM	Siehe MK DEF
HPI-HCGT-G	HCGT-Grundlagen	6	WPM	Siehe MK DEF
HPI-HCGT-V	HCGT-Vertiefung	6	WPM	Siehe MK DEF
HPI-ISAE-G	ISAE-Grundlagen	6	WPM	Siehe MK DEF
HPI-ISAE-V	ISAE-Vertiefung	6	WPM	Siehe MK DEF
HPI-OSIS-G	OSIS-Grundlagen	6	WPM	Siehe MK DEF
HPI-OSIS-V	OSIS-Vertiefung	6	WPM	Siehe MK DEF
HPI-SAMT-G	SAMT-Grundlagen	6	WPM	Siehe MK DEF
HPI-SAMT-V	SAMT-Vertiefung	6	WPM	Siehe MK DEF
HPI-WG	Wirtschaftliche Grundlagen	6	PM	Siehe MK DEF
HPI-RG	Rechtliche Grundlagen	6	PM	Siehe MK DEF
HPI-DTH	Design Thinking	6	WPM	Siehe MK DEF
HPI-PSK	Professional Skills	6	WPM	Siehe MK DEF
HPI-PEM	Projektentwicklung und Teammanagement	6	PM	Siehe MK DEF
HPI-SP1	Softwareprojekt-Phase 1	12	PM	Siehe MK DEF
HPI-SP2	Softwareprojekt-Phase 2	18	PM	Siehe MK DEF

LP = Anzahl der Leistungspunkte, PM = Pflichtmodul, WPM = Wahlpflichtmodul